제 1 회 한국 계산전자공학 학술대회

Korean Workshop on Computational Electronics

2025
07.23

KAIST
KI Matrix Hall

- **초대**

반도체 소자 연구 개발에 있어 계산 과학적 방법을 통하여 소자 해석을 가능하게 하는 계산전자공학의 역할이 중요해지고 있습니다. 이번 제 1회 학술대회 개최를 통하여 관련 분야의 연구자들을 모시고 첨단 연구 소개 및 교류의 장을 마련하고자 합니다.

- **주제**

준고전적 및 양자역학적 전하/열/스핀 수송
반도체/신소재/뉴로모픽 로직 소자 및 메모리 소자 시뮬레이션
모델링 알고리즘, 수치해석, 전산 기법

- **초록**

6월 10일 (화) 마감
1페이지 초록을 cnl@kaist.ac.kr로 이메일 제출

- **Contact**

홈페이지 https://cnl-kaist.github.io
이메일 cnl@kaist.ac.kr

- **조직 위원회**

신민철 (KAIST,위원장),김용훈(KAIST),류훈(금오공대),이재현(부산대),장지원(연세대),정창욱(UNIST),홍성민(GIST)